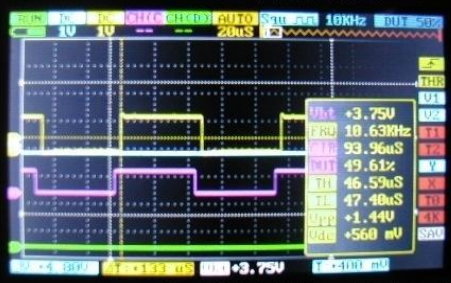
計算/Math 表示： CH-DにCH AプラスGH Bの表示
（A,B無信号＝D無波形）

計算/Math 表示： CH-DにCH AマイナスGH Bの表示

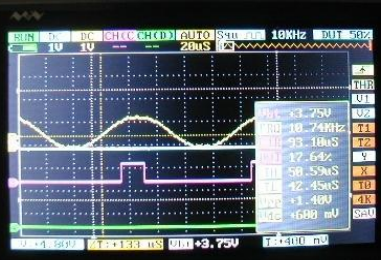
CH-C DIGITAL-LOGIC DISPLAY（CH B入力と同じ入力、約+1.4V）

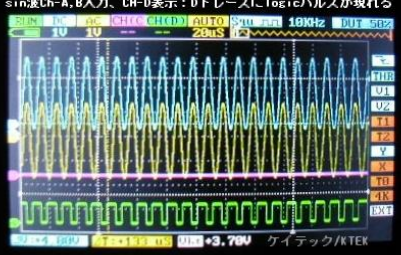


CH-C DIGITAL-LOGIC DISPLAY（CH B入力と同じ方形波10Khz入力、約+1.4V//2.8Vpp）
ロジック表示始まる +1.5V辺りからHレベル認識と理解 ケイテック/KTEK

方形波1khz、約3.5V入力とデジタルのCH-D表示：
下の緑のトレースにlogicパルスが安定表示される

CH-C DIGITAL-LOGIC DISPLAY（CH B入力と同じサイン波入力、約+1.4V）
ロジック表示になる始める +1.5V辺りからHレベル認識



方形波1khz、約３.8V入力
とデジタルのCH-D表示：下の緑のトレース：安定している

sin波Ch-A,B入力、CH-D表示：Dトレースにlogicパルスが現れる